

Peripheral	PPS Input Register	Default Pin Selection at POR	Available Input Ports												PPS Input Register	Default Pin Selection at POR	Available Input Ports				PPS Input Register	Available Input Ports				COMMON	ASSIGNED			
			PIC18F47Q83				PIC18F47Q43				PIC18F47K42						PIC16F18877					PIC16F15386								
Interrupt 0	INT0PPS	RB0	A	B	—	—	—	A	B	—	—	A	B	—	—	INTPPS	RB0	A	B	—	—	INTPPS	A	B	—	—	RAX, RBx			
Interrupt 1	INT1PPS	RB1	A	B	—	—	—	A	B	—	—	A	B	—	—												RAX, RBx			
Interrupt 2	INT2PPS	RB2	A	B	—	—	—	A	B	—	—	A	B	—	—												RAX, RBx			
Timer0 Clock	T0CKIPPS	RA4	A	B	—	—	—	A	B	—	—	A	B	—	—	T0CKIPPS	RA4	A	B	—	—	T0CKIPPS	A	B	—	—	F	RAX, RBx		
Timer1 Clock	T1CKIPPS	RC0	A	—	C	—	—	A	—	C	—	A	—	C	—	T1CKIPPS	RC0	A	—	C	—	T1CKIPPS	A	—	C	—		RAX, RCx		
Timer1 Gate	T1GPPS	RB5	—	B	C	—	—	—	B	C	—	—	B	C	—	—	T1GPPS	RB5	—	B	C	—	T1GPPS	—	B	C	—		RBx, RCx	
Timer3 Clock	T3CKIPPS	RC0	—	B	C	—	—	—	B	C	—	—	B	C	—	—	T3CKIPPS	RC0	—	B	C	—							RBx, RCx	
Timer3 Gate	T3GPPS	RC0	A	—	C	—	—	A	—	C	—	A	—	C	—	T3GPPS	RC0	A	—	C	—							RAX, RCx		
Timer5 Clock	T5CKIPPS	RC2	A	—	C	—	—	A	—	C	—	A	—	C	—	T5CKIPPS	RC2	A	—	C	—							RAX, RCx		
Timer5 Gate	T5GPPS	RB4	—	B	—	D	—	—	B	—	D	—	B	—	D	—	T5GPPS	RB4	—	B	—	D							RBx, RDx	
Timer2 Input	T2INPPS	RC3	A	—	C	—	—	A	—	C	—	A	—	C	—	T2INPPS	RC3	—	B	—	D	T2INPPS	A	—	C	—	—	n/a		
Timer4 Input	T4INPPS	RC5	—	B	C	—	—	—	B	C	—	—	B	C	—	—	T4AINPPS	RC5	—	B	C	—							RBx, RCx	
Timer6 Input	T6INPPS	RB7	—	B	—	D	—	—	B	—	D	—	B	—	D	—	T6AINPPS	RB7	—	B	—	D							RBx, RDx	
Universal Timer Input 0	TUIN0PPS	RC0	—	—	C	—	E																				RCx, REx			
Universal Timer Input 1	TUIN1PPS	RB5	—	B	C	—	—																				RBx, RCx			
CCP1	CCP1PPS	RC2	—	B	C	—	—	—	B	C	—	—	B	C	—	—	CCP1PPS	RC2	—	B	C	—	CCP1PPS	—	B	C	—	F	RBx, RCx	
CCP2	CCP2PPS	RC1	—	B	C	—	—	—	B	C	—	—	B	C	—	—	CCP2PPS	RC1	—	B	C	—	CCP2PPS	—	B	C	—	F	RBx, RCx	
CCP3	CCP3PPS	RB5	—	B	—	D	—	—	B	—	D	—	B	—	D	—	CCP3PPS	RB5	—	B	—	D							RBx, RDx	
CCP4		RB0															CCP4PPS	RB0	—	B	—	D							RBx, RDx	
CCP5		RA4															CCP5PPS	RA4	A	—	—	E							RAX, REx	
SMT1 Window	SMT1WINPPS	RC0	—	B	C	—	—	—	B	C	—	—	B	C	—	—	SMT1WINPPS	RC0	—	B	—	—							RBx	
SMT1 Signal	SMT1SIGPPS	RC1	—	B	C	—	—	—	B	C	—	—	B	C	—	—	SMT1SIGPPS	RC1	—	B	—	—							RBx	
SMT2 Window		RB4															SMT2WINPPS	RB4	—	B	—	D							RBx, RDx	
SMT2 Signal		RB5															SMT2SIGPPS	RB5	—	B	—	D							RBx, RDx	
PWM Input 0	PWMIN0PPS	RC2	—	B	C	—	—	—	B	C	—	—														RBx, RCx				
PWM Input 1	PWMIN1PPS	RC6	A	—	—	E	A	—	—	E																RAX, REx				
PWM1 External Reset Source	PWM1ERSPPS	RC3	A	—	C	—	—	A	—	C	—															RAX, RCx				
PWM2 External Reset Source	PWM2ERSPPS	RC5	A	—	C	—	—	A	—	C	—															RAX, RCx				
PWM3 External Reset Source	PWM3ERSPPS	RB7	—	B	—	D	—	—	B	—	D	—														RBx, RDx				
PWM4 External Reset Source	PWM4ERSPPS	RC3	A	—	C	—																				RAX, RCx				
CWG1	CWG1PPS	RB0	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	CWG1PPS	RB0	—	B	—	D	CWG1INPPS	—	B	—	D	—	RBx, RDx
CWG2	CWG2PPS	RB1	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	CWG2PPS	RB1	—	B	—	D							RBx, RDx
CWG3	CWG3PPS	RB2	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	CWG3PPS	RB2	—	B	—	D							RBx, RDx
DSM1 Carrier Low	MD1CARLPPS	RA3	A	—	—	D	—	A	—	—	D	—	A	—	—	D	—	MDCARLPPS	RA3	A	—	—	D							RAX, RDx
DSM1 Carrier High	MD1CARHPPS	RA4	A	—	—	D	—	A	—	—	D	—	A	—	—	D	—	MDCARHPPS	RA4	A	—	—	D							RAX, RDx
DSM1 Source	MD1SRCPPS	RA5	A	—	—	D	—	A	—	—	D	—	A	—	—	D	—	MDSRCPPS	RA5	A	—	—	D							RAX, RDx
CLC1 Input 1	CLC1N0PPS	RA0	A	—	C	—	—	A	—	C	—	A	—	C	—	CLC1N0PPS	RA0	A	—	C	—	CLC1N0PPS	A	—	C	—	—	RAX, RCx		
CLC1 Input 2	CLC1N1PPS	RA1	A	—	C	—	—	A	—	C	—	A	—	C	—	CLC1N1PPS	RA1	A	—	C	—	CLC1N1PPS	A	—	C	—	—	RAX, RCx		
CLC1 Input 3	CLC1N2PPS	RB6	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	CLC1N2PPS	RB6	—	B	—	D	CLC1N2PPS	—	B	—	D	—	RBx, RDx
CLC1 Input 4	CLC1N3PPS	RB7	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	CLC1N3PPS	RB7	—	B	—	D	CLC1N3PPS	—	B	—	D	—	RBx, RDx
CLC1 Input 5	CLC1N4PPS	RA0	A	—	C	—	—	A	—	C	—	A	—	C	—	CLC1N4PPS	RA0	A	—	C	—	CLC1N4PPS	—	B	—	D	—	RAX, RCx		
CLC1 Input 6	CLC1N5PPS	RA1	A	—	C	—	—	A	—	C	—	A	—	C	—	CLC1N5PPS	RA1	A	—	C	—	CLC1N5PPS	A	—	C	—	—	RAX, RCx		
CLC1 Input 7	CLC1N6PPS	RB6	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	CLC1N6PPS	RB6	—	B	—	D	CLC1N6PPS	—	B	—	D	—	RBx, RDx
CLC1 Input 8	CLC1N7PPS	RB7	—	B	—	D	—	—	B	—	D	—					CLC1N7PPS	RB7	—	B	—	D							RBx, RDx	
ADC Conversion Trigger	ADACTPPS	RB4	—	B	—	D	—	—	B	—	D	—	—	B	—	D	—	ADACTPPS	RB4	—	B	—	D	ADACTPPS	—	B	—	D	—	RBx, RDx
SP11 Clock	SP11CKPPS	RC3	—	B	C	—	—	—	B	C	—	—	—	B	C	—	—	SP11CKPPS	RC3	—	B	C	—	SP11CKPPS	—	B	C	—	—	RBx, RCx
SP11 Data	SP11SDIPPS	RC4	—	B	C	—	—	—	B	C	—	—	—	B	C	—	—	SP11DATPPS	RC4	—	B	C	—	SP11DATPPS	—	B	C	—	—	RBx, RCx
SP11 Slave Select	SP11SSPPS	RA5	A	—	—	D	—	A	—	—	D	—	A	—	—	D	—	SP11SSPPS	RA5	A	—	—	D	SP11SSPPS	—	B	—	D	—	RAX, RDx
SP12 Clock	SP12SCKPPS	RB3	—	B	—	D	—	—	B	—	D	—					SP12SCKPPS	RB1	—	B	—	D	SP12SCKPPS	—	B	—	D	—	RBx, RDx	
SP12 Data	SP12SDIPPS	RB2	—	B	—	D	—	—	B	—	D	—					SP12DATPPS	RB2	—	B	—	D	SP12DATPPS	—	B	—	D	—	RBx, RDx	
SP12 Slave Select	SP12SSPPS	RA4	A	—	—	D	—	A	—	—	D	—					SP12SSPPS	RB0	—	B	—	D	SP12SSPPS	—	B	—	D	—	RDX	
I2C1 Clock	I2C1SCLPPS(1)	RC3	—	B	C	—	—	—	B	C	—	—	—	B	C	—	—											RBx, RCx		
I2C1 Data	I2C1SDAPPS(1)	RC4	—	B	C	—	—	—	B	C	—	—	—	B	C	—	—											RBx, RCx		
I2C2 Clock	I2C2SCLPPS(1)	RB1																									RBx, RDx			
I2C2 Data	I2C2SDAPPS(1)	RB2																									RBx, RDx			
UART1 Receive	U1RXPPS	RC7	—	B	C	—	—	—	B	C	—	—	—	B	C	—	—	RXPPS	RC7	—	B	C	—	RX1PPS	—	B	C	—	F	RBx, RCx
UART1 Clear to Send	U1CTPPS	RC6	—	B	C	—	—	—	B	C	—	—	—	B	C	—	—	TXPPS	RC6	—	B	C	—	RX1PPS	—	B	C	—	F	RBx, RCx
UART2 Receive	U2RXPPS																													

Output Source	Available Output Ports										Output Source	Available Output Ports										COMMON	ASSIGNED								
	RxyPPS	PIC18F47Q83				RxyPPS	PIC18F47Q43					RxyPPS	PIC18F47K42				RxyPPS	PIC16F18877				RxyPPS	PIC16F15386								
CANTX	0x46	—	B	—	D	—	0x45	A	—	C	—	0x32	A	—	C	—	ADGRDG	0x25	A	—	C	—	RBx, RDx	RD6							
ADGRDB	0x45	A	—	C	—	—	0x44	A	—	C	—	0x31	A	—	C	—	ADGRDA	0x24	A	—	C	—	RAx, RCx								
ADGRDA	0x44	A	—	C	—	—	0x43	A	—	D	—	0x28	A	—	D	—	DSM	0x1B	A	—	D	—	RAx, RCx								
DSM1	0x43	A	—	D	—	—	0x42	—	B	C	—	0x27	—	B	C	—	CLKR	0x1A	—	B	C	—	RAx, RDx								
CLKR	0x42	—	B	C	—	—	0x42	—	B	C	—	—	—	—	—	—	0x1B	—	B	—	E	—	RBx								
NCO3	0x41	—	B	—	E	0x41	—	B	—	E	—	—	—	—	—	—	—	—	—	—	—	RBx, REx									
NCO2	0x40	—	B	—	D	0x40	—	B	—	D	—	—	—	—	—	—	—	—	—	—	—	RBx, RDx									
NCO1	0x3F	A	—	D	—	0x3F	A	—	D	—	0x26	A	—	D	—	NCO	0x19	A	—	D	—	0x1A	A	—	D	—	RAx, RDx				
TU16B	0x3B	—	B	—	D	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RDx									
TU16A	0x3A	—	B	C	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RCx									
TMR0	0x39	—	B	C	—	—	0x39	—	B	C	—	—	0x25	—	B	C	—	TMR0	0x18	—	B	C	—	0x19	—	C	—	F	RCx		
2C2 SDA(t)	—	—	—	—	—	—	—	—	—	—	—	—	0x24	—	B	D	—	—	—	—	—	—	—	RBx, RDx							
2C2 SCL(t)	—	—	—	—	—	—	—	—	—	—	—	—	0x23	—	B	D	—	—	—	—	—	—	—	RBx, RDx							
2C1 SDA(p)	0x38	—	B	C	—	—	—	—	—	—	—	—	0x22	—	B	C	—	—	—	—	—	—	—	RBx, RCx							
2C1 SCL(p)	0x37	—	B	C	—	—	—	—	—	—	—	—	0x21	—	B	C	—	—	—	—	—	—	—	RBx, RCx							
SPI2 SS	0x36	A	—	D	—	0x36	A	—	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RDx								
SPI2 SDO	0x35	—	B	—	D	—	0x35	—	B	—	D	—	—	—	—	—	SDO2/SDA2	0x17	—	B	D	—	0x18	—	B	D	—	RBx, RDx			
SPI2 SCK	0x34	—	B	—	D	—	0x34	—	B	—	D	—	—	—	—	—	SCK2/SCL2	0x16	—	B	D	—	0x17	—	B	D	—	RBx, RDx			
SPI1 SS	0x33	A	—	D	—	0x33	A	—	D	—	0x20	A	—	D	—	—	—	—	—	—	—	—	RAx, RDx								
SPI1 SDO	0x32	—	B	C	—	0x32	—	B	C	—	0x1F	—	B	C	—	—	SD01/SDA1	0x15	—	B	C	—	0x16	—	B	C	—	RBx, RCx			
SPI1 SCK	0x31	—	B	C	—	0x31	—	B	C	—	0x1E	—	B	C	—	—	SCK1/SCL1	0x14	—	B	C	—	0x15	—	B	C	—	RBx, RCx			
C2OUT	0x30	A	—	E	0x30	A	—	E	0x1D	A	—	E	0x1D	A	—	D	—	C2OUT	0x13	A	—	E	0x14	A	—	E	—	RAx, REx			
C1OUT	0x2F	A	—	D	—	0x2F	A	—	D	—	0x1C	A	—	D	—	—	C1OUT	0x12	A	—	D	—	0x13	A	—	D	—	RAx, RDx			
UART5 RTS	0x2E	—	B	C	—	0x2E	—	B	C	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RCx								
UART5 TXDE	0x2D	—	B	C	—	0x2D	—	B	C	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RCx								
UART5 TX	0x2C	—	B	C	—	0x2C	—	B	C	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RCx								
UART4 RTS	0x2B	A	—	D	—	0x2B	A	—	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RDx								
UART4 TXDE	0x2A	A	—	D	—	0x2A	A	—	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RDx								
UART4 TX	0x29	A	—	D	—	0x29	A	—	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RDx								
UART3 RTS	0x28	A	B	—	—	0x28	A	B	—	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RBx								
UART3 TXDE	0x27	A	B	—	—	0x27	A	B	—	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RBx								
UART3 TX	0x26	A	B	—	—	0x26	A	B	—	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RBx								
UART2 RTS	0x25	—	B	D	—	0x25	—	B	D	—	0x18	—	B	D	—	—	—	—	—	—	—	—	RBx, RDx								
UART2 TXDE	0x24	—	B	D	—	0x24	—	B	D	—	0x17	—	B	D	—	—	DT2	—	—	—	—	—	0x12	—	B	C	—	RBx			
UART2 TX	0x23	—	B	D	—	0x23	—	B	D	—	0x16	—	B	D	—	—	TX2/CK2	—	—	—	—	—	0x11	—	B	D	—	RBx, RDx			
UART1 RTS	0x22	—	B	C	—	0x22	—	B	C	—	0x15	—	B	C	—	—	—	—	—	—	—	—	RBx, RCx								
UART1 TXDE	0x21	—	B	C	—	0x21	—	B	C	—	0x14	—	B	C	—	—	DT1	0x11	—	B	C	—	0x10	—	B	C	—	RBx, RCx			
UART1 TX	0x20	—	B	C	—	0x20	—	B	C	—	0x13	—	B	C	—	—	TX1/CK1	0x10	—	B	C	—	0x0F	—	B	C	—	RBx, RCx	RC6		
PWM8OUT	—	—	—	—	—	—	—	—	—	—	0x10	A	—	D	—	—	—	—	—	—	—	—	RAx, RDx								
PWM7OUT	—	—	—	—	—	—	—	—	—	—	0x0F	A	—	C	—	—	PWM7OUT	0x0F	A	—	C	—	—	—	—	—	RAx, RCx				
PWM6OUT	—	—	—	—	—	—	—	—	—	—	0x0E	A	—	D	—	—	PWM6OUT	0x0E	A	—	D	—	0x0E	A	—	D	—	RAx, RDx			
PWM5OUT	—	—	—	—	—	—	—	—	—	—	0x0D	A	—	C	—	—	PWM5OUT	—	—	—	—	—	0x0D	A	—	C	—	RAx, RCx			
PWM4S1P2_OUT	0x1F	A	—	D	—	0x1F	A	—	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RDx								
PWM4S1P1_OUT	0x1E	A	—	C	—	0x1E	A	—	C	—	—	—	—	—	—	—	—	—	—	—	—	—	RAx, RCx								
PWM3S1P2_OUT	0x1D	—	B	D	—	0x1D	—	B	D	—	—	—	—	—	—	—	—	PWM4OUT	—	—	—	—	—	0x0C	—	B	D	—	RBx, RDx		
PWM3S1P1_OUT	0x1C	—	B	D	—	0x1C	—	B	D	—	—	—	—	—	—	—	—	PWM3OUT	—	—	—	—	—	0x0B	—	B	D	—	RBx, RDx		
PWM2S1P2_OUT	0x1B	—	B	D	—	0x1B	—	B	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RDx								
PWM2S1P1_OUT	0x1A	—	B	D	—	0x1A	—	B	D	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RDx								
PWM1S1P2_OUT	0x19	—	B	C	—	0x19	—	B	C	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RCx								
PWM1S1P1_OUT	0x18	—	B	C	—	0x18	—	B	C	—	—	—	—	—	—	—	—	—	—	—	—	—	RBx, RCx								
CCP5	—	—	—	—	—	—	—	—	—	—	0x0C	—	B	D	—	—	CCP5	0x0D	A	—	E	—	—	—	—	—	RAx, REx				
CCP4	—	—	—	—	—	—	—	—	—	—	0x0B	—	B	D	—	—	CCP4	0x0C	—	B	D	—	—	—	—	—	RBx, RDx				
CCP3	0x17	—	B	—	D	—	0x17	—	B	—	D	—	0x0A	—	B	C	—	—	CCP3	0x0B	—	B	D	—	—	—	—	—	RBx, RDx		
CCP2	0x16	—	B	C	—	0x16	—	B	C	—	—	0x0A	—	B	C	—	—	CCP2	0x0A	—	B	C	—	—	0x0A	—	C	—	F	RCx	
CCP1	0x15	—	B	C	—	0x15	—	B	C	—	—	0x09	—	B	C	—	—	CCP1	0x09	—	B	C	—	—	0x09	—	C	—	F	RCx	
CWG3D	0x14	A	—	D	—	0x14	A	—	D	—	0x30	A	—	D	—	—	CWG3D	0x23	A	—	D	—	—	—	—	RAx, RDx					
CWG3C	0x13	A	—	D	—	0x13	A	—	D	—	0x2F	A	—	D	—	—	CWG3C	0x22	A	—	D	—	—	—	—	RAx, RDx					
CWG3B	0x12	A	—	E	—	0x12	A	—	E	—	0x2E	A	—	E	—	—	CWG3B	0x21	A	—	E	—	—	—	—	RAx, REx					
CWG3A	0x11	—																													